HAW Kiel
Hochschule für Angewandte Wissenschaften Kiel
Kiel University of Applied Sciences

Programm der 3. Fachtagung für Leistungselektronik an der HAW Kiel

Ort: HAW Kiel, Audimax (Geb. 18)

Datum: 03.12.2026

08:30 - 9:00	**Ankunft der Teilnehmenden und Akkreditierung**
09:00 - 09:10	**Begrüßung und Einführung** *Prof. Dr. Björn Christensen, Präsident der HAW Kiel*
09:10 - 09:25	**Vorstellung LEA SH** *Tim Krämer Geschäftsführer der F&E GmbH*
09:25 - 09:45	**Keynote: Materials 4 Power - New Concepts for Power Electronics** *Prof. Dr. Rainer Adelung, Leiter der Arbeitsgruppe für Funktionale Nanomaterialien, CAU Kiel*
09:45 - 10:00	**Beitrag der Landesregierung** *Ministerialdirigent Johannes Hartwig, Ministerium für Wirtschaft, Verkehr, Arbeit, Technologie und Tourismus des Landes Schleswig-Holstein*
Session 1:	**Vormittag**
10:00 - 10:25	**From Lab to Fab to Market: GaN and SiC at Nexperia Hamburg** *Ansgar Thorns, Vice President R&D, Nexperia*
10:25 - 10:50	**Superjunction-Leistungshalbleiter in SiC und GaN: Potenziale und Grenzen vom Bauteil bis zum System** *Dr. Michael Mensing, Oberingenieur, TU HH*
10:50 - 11:05	**Kaffeepause (15min)**
11:05 - 11:30	**Optimiertes Bondverhalten von Kupferdrähten auf Leistungshalbleitern** *Dr. Frank Krüger, Senior Expert R&D, Heraeus Electronics GmbH*
11:30 - 11:55	**Die Bedeutung der Verbindungsstelle: Unterschiede zwischen Sintern, Löten und Diffusionslöten** *Maximilian Rodemers, Head of Customer Application, Pink GmbH Thermosysteme*
11:55 – 12:20	**Steigerung der Zuverlässigkeit von Leistungsmodulen durch gezielte Oberflächenkonditionierung** *Dr. Olaf Schoenfeld, Technical Sales Manager, Zestron Europe*
12:20 - 13:15	**Mittagspause & Exhibition Visit (55min)**
Session 2:	**Nachmittag**
13:15 - 13:40	**Silber-Sintertechnologie für Hochtemperaturanwendungen: Grenzen, Stabilität und Zuverlässigkeit unter oxidierenden Bedingungen** *Martin Metzler, Director Technical Business Development Europe, MacDermid Alpha*
13:40 - 14:05	**Erfassung von Stromasymmetrien paralleler SiC-MOSFETs mit Hilfe von KS-Strömen** *Jonas Müller, Wissenschaftlicher Mitarbeiter, Uni Bremen*
14:05 - 14:30	**Mini-Review zu Kupferoberflächen in der Leistungselektronik-AVT** *Elke Frenznick, Development Specialist, Semikron Danfoss*
14:30 - 14:55	**Kosteneffiziente und nachhaltige Großflächensinterverbindungen mittels Kupfersinterpaste – Ergebnisse aus dem Forschungsprojekt CuTech** *Bennet Lorbeer, Forschungsingenieur, F&E GmbH*

14:55 - 15:20 **EcoPower-Pack: Nachhaltige Packaging Optionen für Leistungsmodule**
Franziska Rönfeldt, Forschungsingenieurin, HAW Kiel

15:20 - 15:45 **Kaffeepause & Exhibition Visit (25min)**

Meet Our Young Talents

15:45 - 16:10 **Entwicklung und Inbetriebnahme eines Prüfstands zur Untersuchung der Stromtragfähigkeit für oberseitige Halbleiterkontaktierungen mit Simulation der Chipverlustleistung**
Hannes Stobbe, HAW Kiel

16:10 - 16:35 **Oberflächen-skulpturiertes Aluminium: Hochleistungs-Polymer-Klebefläche in der Leistungselektronik und im Regatta-Segelschiffbau**
Antonia Kunert, CAU Kiel

16:35 – 16:45 Schlusswort

17 Uhr Laborführung durch die Labore der Leistungselektronik